

```

01 VDD = + 5 VDC
02 VSS = GND
03 VSE = Kompatibilitätsspannung (0 bis + 5 V)
04 M1 = High Data, M2 = Low Instruction
05 RW = Read/Write
06 E = Stroph, dann High -> Low: Chip Enable Signal.
07 DSO = Data Bit 0
08 DS1 = Data Bit 1
09 DS2 = Data Bit 2
10 DS3 = Data Bit 3
11 DS4 = Data Bit 4
12 DS5 = Data Bit 5
13 DS6 = Data Bit 6
14 DS7 = Data Bit 7
15 A = LED-Beleuchtung, Anode
16 R = LED-Beleuchtung, Kathode

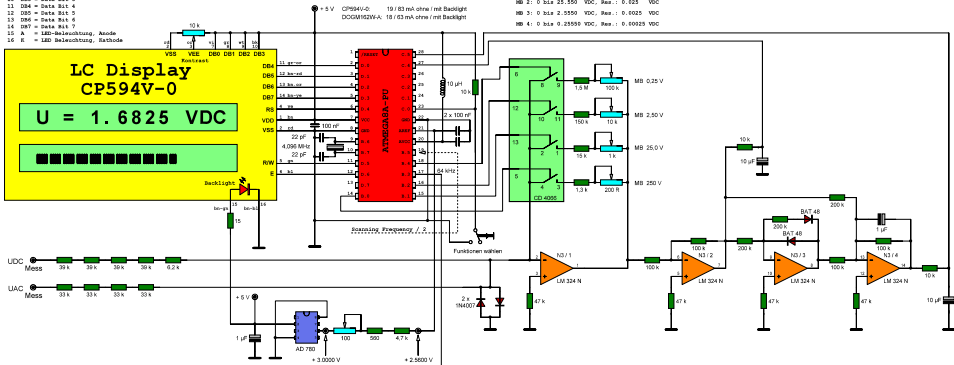
```

Maßstablinien:

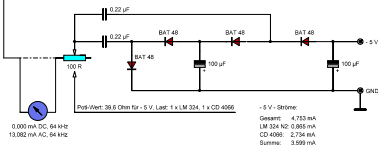
```

MB 1: 0 bis 255,50 VDC, Res.: 0,25 VDC
MB 2: 0 bis 25,500 VDC, Res.: 0,025 VDC
MB 3: 0 bis 2,5500 VDC, Res.: 0,0025 VDC
MB 4: 0 bis 0,25550 VDC, Res.: 0,00025 VDC

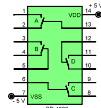
```



Ladungspumpe 2-stufig zur Erzeugung von -5 V



-5 V - Strom:
Gesamt: 4,753 mA
LM 324 N2: 0,965 mA
CD 4095: 2,734 mA
Summe: 3,599 mA



Dati:	Kunde:	Versuchsaufbau 2	Datum:
Bem:	Gegenstand:	LCD und μC	26.03.2014
	Maschine:	DVM mit Quasi-Analoganzeige	Blatt:
	Zeichn.-Nr.:		von: