


Verdrahtung zwischen ATMEGA8A-PU und DOGM162W-0

4 Bit Modus

Pins 21 and 22 are not used in case of VDD = 5 V

Datei: Blatt:  Klaus D.	Kunde: Versuchsaufbau 3 Gegenstand: LCD und µC Maschine: DVM mit Quasi-Analoganzeige Zeichn.-Nr.:	Datum: 26.03.2014 Blatt: von:
---	--	--